CHIPSATZ

Durch den Chipsatz wird die Systemfähigkeit maßgeblich beeinflusst

Aufgaben: Ansteuerung des Arbeitspeichers
Verwaltung von verschiedenen Bussystemen
Abstimmung der verschiedenen Bustakte

Interner Speicher

- Informationen werden in **Speicherzellen** geschrieben
- 1 Speicherzelle = 1 Bit
- 1 Byte = 8 Bit
- 1kByte = 1024 Byte
- 1Mbyte = 1024kByte

interner Speicher kann unterschieden werden zwischen

* Festwertspeicher
ROM
z.B. für BIOS

* Flüchtiger Speicher
RAM
* dynamisch
DRAR
* statisch
SRAM

RAM (random access memory)

SRAM (Inhalt bleibt erhalten solange Spannung anliegt; arbeitet asynchron d.h.
Arbeitet nicht mit Systemtakt, dadurch kann es zu **WaitStates** kommen)

Die Verbesserung ist der **SSRA** (Synchrones SRAM)
Wird nur für Zwischenspeicher (Cache) eingesetzt
Platz und Kosten sind zu hoch